

## Внутрисхемный эмулятор AS-JTAG

Внутрисхемный эмулятор AS-JTAG предназначен для работы с микроконтроллерами на базе ядра ARM7/ARM9. AS-JTAG является функциональным аналогом эмулятора Wiggler. Эмулятор AS-JTAG имеет цепи гальваноразвязки, что повышает надежность работы.



Эмулятор протестирован и работает со следующими микроконтроллерами производства Atmel:

- AT91SAM7S64/128/256
- AT91RM9200
- AT91SAM9260

### Краткие технические характеристики

Тип интерфейса : LPT

Напряжение питания : 3,3 ... 5,0 В

Питающее напряжение на эмулятор подается от отлаживаемой платы.

### Порядок работы

После подключения эмулятора к компьютеру необходимо запустить промежуточный RDI-сервер (H-JTAG), обеспечивающий интерфейс между эмулятором и средой разработки IAR Embedded Workbench.

В настройках проекта IAR Embedded Workbench необходимо указать тип эмулятора RDI.

В настройках RDI указать библиотеку h-jtag.dll, которая находится в каталоге с установленным H-JTAG.

### Ограничения эмулятора

1. - Ограничены возможности отладки программы, запускаемой из внутренней Flash-памяти.
- Во время отладки нельзя устанавливать дополнительные точки останова.
2. Не поддерживается функция аппаратного сброса из скрипта инициализации.

### JTAG-разъемы

Для удобства работы эмулятор AS-JTAG оснащен двумя типами разъемов. Один, 10-контактный, типа ВН-10, является выходным разъемом собственно эмулятора, а второй – стандартный 20-контактный, подключается к эмулятору через 10-контактный плоский кабель. В комплект поставки эмулятора входит плата-переходник 10-pin/20-pin.

#### Цоколевка 10-контактного разъема.

TDI	1	2	VCC
TMS	3	4	GND
RST	5	6	GND
TCK	7	8	GND
TDO	9	10	GND

#### Цоколевка 20-контактного разъема.

